

ZDP-8400 PP

G/F Type	R/C (%)	Thickness		Dk				Df			
		mm	mil	@1GHz	@5GHz	@10GHz	@15GHz	@1GHz	@5GHz	@10GHz	@15GHz
1035	75.3	0.074	2.9	3.49	3.42	3.41	3.41	0.0064	0.0067	0.0068	0.0068
106	72.0	0.051	2.008	3.51	3.44	3.43	3.43	0.0063	0.0066	0.0067	0.0067
	75.0	0.058	2.283	3.49	3.42	3.41	3.41	0.0065	0.0068	0.0069	0.0069
1067	71.0	0.064	2.520	3.52	3.45	3.44	3.44	0.0062	0.0065	0.0066	0.0066
	74.0	0.071	2.795	3.49	3.42	3.41	3.41	0.0064	0.0067	0.0068	0.0068
1078	68.1	0.089	3.500	3.50	3.43	3.42	3.42	0.0066	0.0069	0.0072	0.0072
1080	64.0	0.076	2.992	3.53	3.46	3.45	3.45	0.0064	0.0067	0.0068	0.0068
	66.0	0.081	3.189	3.53	3.46	3.45	3.45	0.0064	0.0067	0.0068	0.0068
	68.0	0.087	3.425	3.51	3.44	3.43	3.43	0.0064	0.0067	0.0068	0.0068
	70.0	0.094	3.701	3.49	3.42	3.41	3.41	0.0065	0.0068	0.0069	0.0069
3313	56.0	0.101	3.976	3.69	3.62	3.61	3.61	0.0054	0.0057	0.0058	0.0058
	58.0	0.107	4.213	3.65	3.58	3.57	3.57	0.0057	0.0060	0.0061	0.0061
	58.4	0.112	4.400	3.60	3.53	3.52	3.52	0.0060	0.0063	0.0064	0.0064
2116	53.0	0.119	4.685	3.75	3.68	3.67	3.67	0.0050	0.0053	0.0054	0.0054
	56.0	0.129	5.079	3.69	3.62	3.61	3.61	0.0052	0.0055	0.0056	0.0056
	58.0	0.137	5.394	3.65	3.58	3.57	3.57	0.0056	0.0059	0.0060	0.0060
	60.0	0.146	5.748	3.61	3.54	3.53	3.53	0.0060	0.0063	0.0064	0.0064

备注:

- 1、以上Dk/Df测试方法: IPC-TM-650 2.5.5.5。数据仅供参考, 不能直接应用于PCB阻抗或插损模拟计算。
- 2、PP实际压合厚度与叠层、压机类型、压合参数等因子密切相关, 上表中为金宝公司经验值, 仅供参考; 建议客户进行不同规格PP的厚度data base验证。

ZD-8400 CCL

Thickness		G/F Type	R/C (%)	Dk				Df			
mil	mm			1GHZ	5GHZ	10GHZ	15GHZ	1GHZ	5GHZ	10GHZ	15GHZ
2.0	0.05	106*1	72	3.51	3.44	3.43	3.43	0.0063	0.0066	0.0067	0.0067
2.5	0.06	1067*1	71	3.52	3.45	3.44	3.44	0.0062	0.0065	0.0066	0.0066
3.0	0.076	1080*1	64	3.53	3.46	3.45	3.45	0.0065	0.0068	0.0069	0.0069
3.0	0.076	1078*1	64	3.53	3.46	3.45	3.45	0.0065	0.0068	0.0069	0.0069
3.0	0.076	1086*1	59	3.67	3.60	3.59	3.59	0.0057	0.0060	0.0061	0.0061
3.5	0.09	3313*1	52	3.73	3.68	3.67	3.67	0.0055	0.0058	0.0059	0.0059
4.0	0.10	2116*1	51	3.82	3.79	3.78	3.78	0.0050	0.0053	0.0054	0.0054
4.0	0.10	106*2	72	3.51	3.44	3.43	3.43	0.0062	0.0065	0.0066	0.0066
4.0	0.10	1035*2	67	3.48	3.41	3.40	3.40	0.0065	0.0068	0.0069	0.0069
4.0	0.10	3313*1	56	3.69	3.62	3.61	3.61	0.0054	0.0057	0.0058	0.0058
5.0	0.13	2116*1	56	3.70	3.63	3.62	3.62	0.0053	0.0056	0.0057	0.0057
5.0	0.13	1080*2	58	3.68	3.61	3.60	3.60	0.0056	0.0059	0.0060	0.0060
6.0	0.15	1080*2	64	3.53	3.47	3.46	3.46	0.0064	0.0067	0.0068	0.0068
8.0	0.20	2116*2	48	3.88	3.82	3.81	3.81	0.0050	0.0053	0.0054	0.0054
10.0	0.25	2116*2	56	3.69	3.62	3.61	3.61	0.0052	0.0055	0.0056	0.0056
12.0	0.30	3313*3	56	3.69	3.62	3.61	3.61	0.0052	0.0055	0.0056	0.0056
15.0	0.38	2116*3	56	3.70	3.64	3.63	3.63	0.0051	0.0054	0.0055	0.0055
30.0	0.77	2116*6	56	3.68	3.62	3.61	3.61	0.0052	0.0055	0.0056	0.0056

备注:

- 1、以上Dk/Df测试方法: IPC-TM-650 2.5.5.5。数据仅供参考, 不能直接应用于PCB阻抗或插损模拟计算。
- 2、叠构为默认叠构, 如果需要其他叠构可与我司沟通。