

**ZDP-8600 PP**

G/F Type	RC(%)	Thickness		Dk					Df				
		mm	um	1GHz	2GHz	5GHz	10GHz	20GHz	1GHz	2GHz	5GHz	10GHz	20GHz
1037	75	2.3	58	3.12	3.10	3.05	3.02	2.99	0.0027	0.0030	0.0035	0.0041	0.0044
106	70	2.2	56	3.27	3.25	3.19	3.17	3.14	0.0029	0.0032	0.0038	0.0044	0.0047
106	75	2.6	66	3.12	3.10	3.05	3.02	2.99	0.0027	0.0030	0.0035	0.0041	0.0044
1035	71	2.4	61	3.26	3.23	3.19	3.17	3.14	0.0030	0.0031	0.0039	0.0043	0.0046
1035	74	2.7	69	3.21	3.18	3.12	3.11	3.08	0.0027	0.0031	0.0036	0.0041	0.0044
1035	76	2.9	74	3.12	3.10	3.05	3.02	2.99	0.0027	0.0030	0.0035	0.0041	0.0044
1067	70	2.5	64	3.27	3.25	3.19	3.17	3.14	0.0029	0.0032	0.0038	0.0044	0.0047
1067	73	2.8	71	3.20	3.18	3.13	3.11	3.08	0.0028	0.0031	0.0036	0.0042	0.0045
1067	74	2.9	74	3.21	3.18	3.12	3.11	3.08	0.0027	0.0031	0.0036	0.0041	0.0044
1080	66	3.2	81	3.41	3.39	3.34	3.31	3.28	0.0031	0.0033	0.0040	0.0046	0.0049
1080	69	3.6	91	3.28	3.26	3.20	3.18	3.15	0.0029	0.0032	0.0038	0.0044	0.0047
1078	62	2.8	71	3.47	3.45	3.41	3.37	3.34	0.0032	0.0034	0.0041	0.0046	0.0049
1078	65	3.0	76	3.42	3.40	3.35	3.32	3.29	0.0031	0.0033	0.0040	0.0046	0.0049
1078	67	3.3	84	3.36	3.33	3.29	3.26	3.23	0.0030	0.0033	0.0039	0.0045	0.0048
1078	70	3.7	94	3.27	3.25	3.19	3.17	3.14	0.0029	0.0032	0.0038	0.0044	0.0047
2113	57	4.0	102	3.65	3.63	3.60	3.54	3.51	0.0033	0.0036	0.0042	0.0049	0.0052
2113	59	4.2	107	3.60	3.60	3.57	3.50	3.48	0.0031	0.0035	0.0041	0.0047	0.0051
3313	55	3.9	99	3.67	3.64	3.61	3.55	3.52	0.0032	0.0036	0.0043	0.0049	0.0052
3313	56	4.0	102	3.67	3.64	3.61	3.55	3.52	0.0032	0.0036	0.0043	0.0049	0.0052
3313	59	4.3	109	3.60	3.60	3.57	3.50	3.48	0.0031	0.0035	0.0041	0.0047	0.0051
2116	53	4.9	124	3.69	3.67	3.64	3.59	3.56	0.0032	0.0036	0.0043	0.0050	0.0053
2116	56	5.2	132	3.64	3.63	3.60	3.53	3.51	0.0032	0.0036	0.0042	0.0048	0.0051
2116	58	5.4	137	3.60	3.60	3.57	3.50	3.48	0.0031	0.0035	0.0041	0.0047	0.0051

备注：

- 1、以上Dk/Df测试方法：IPC-TM-650 2.5.5.5。数据仅供参考，不能直接应用于PCB阻抗或插损模拟计算。
- 2、PP实际压合厚度与叠层、压机类型、压合参数等因子密切相关，上表中为金宝公司经验值，仅供参考；建议客户进行不同规格PP的厚度data base验证。

**ZD-8600 CCL**

Thickness		G/F Type	RC(%)	Dk					Df				
mm	mil			1GHz	2GHz	5GHz	10GHz	20GHz	1GHz	2GHz	5GHz	10GHz	20GHz
0.051	2.0	1035*1	65	3.42	3.40	3.35	3.32	3.29	0.0032	0.0034	0.0041	0.0047	0.0050
0.064	2.5	1035*1	72	3.26	3.23	3.19	3.17	3.14	0.0031	0.0032	0.0040	0.0044	0.0047
0.076	3.0	1078*1	65	3.42	3.40	3.35	3.32	3.29	0.0032	0.0034	0.0041	0.0047	0.0050
0.089	3.5	1078*1	68	3.36	3.33	3.29	3.26	3.23	0.0031	0.0034	0.0040	0.0046	0.0049
0.100	3.9	3313*1	55	3.67	3.64	3.61	3.55	3.52	0.0033	0.0037	0.0044	0.0050	0.0053
0.102	4.0	3313*1	56	3.66	3.63	3.60	3.54	3.51	0.0033	0.0037	0.0044	0.0050	0.0053
0.102	4.0	1035*2	65	3.42	3.40	3.35	3.32	3.29	0.0032	0.0034	0.0041	0.0047	0.0050
0.114	4.5	3313*1	59	3.58	3.57	3.55	3.48	3.46	0.0032	0.0036	0.0042	0.0048	0.0052
0.114	4.5	1037*2	75	3.25	3.22	3.18	3.17	3.14	0.0031	0.0032	0.0040	0.0044	0.0047
0.127	5.0	2116*1	54	3.69	3.67	3.64	3.59	3.56	0.0033	0.0037	0.0044	0.0051	0.0054
0.127	5.0	1035*2	72	3.26	3.23	3.19	3.17	3.14	0.0031	0.0032	0.0040	0.0044	0.0047
0.152	6.0	1078*2	63	3.47	3.45	3.41	3.37	3.34	0.0033	0.0035	0.0042	0.0047	0.0050
0.178	7.0	1078*2	68	3.36	3.33	3.29	3.26	3.23	0.0031	0.0034	0.0040	0.0046	0.0049
0.203	8.0	3313*2	55	3.67	3.64	3.61	3.55	3.52	0.0033	0.0037	0.0044	0.0050	0.0053
0.254	10	2116*2	54	3.69	3.67	3.64	3.59	3.56	0.0033	0.0037	0.0044	0.0051	0.0054
0.305	12	3313*3	55	3.67	3.64	3.61	3.55	3.52	0.0033	0.0037	0.0044	0.0050	0.0053
0.356	14	2116*3	51	3.71	3.68	3.65	3.63	3.61	0.0035	0.0039	0.0046	0.0052	0.0053
0.381	15	2116*3	54	3.69	3.67	3.64	3.59	3.56	0.0033	0.0037	0.0044	0.0051	0.0054
0.508	20	2116*4	54	3.69	3.67	3.64	3.59	3.56	0.0033	0.0037	0.0044	0.0051	0.0054
0.762	30	2116*6	54	3.69	3.67	3.64	3.59	3.56	0.0033	0.0037	0.0044	0.0051	0.0054

备注:

1、以上Dk/Df测试方法: IPC-TM-650 2.5.5.5。数据仅供参考, 不能直接应用于PCB阻抗或插损模拟计算。

2、上表中为默认叠构, 如果需要其它叠构可与我司沟通。